

高速版 TINYCPU(TINYCPU-F)

- ・すべての命令を 1 クロックサイクルで実行 (CPI=1)
- ・TINYCPU と完全互換
- ・デュアルポートブロック RAM を使用

TINYCPU-F の VerilogHDL 記述

TINYCPU-F とそのモジュールの VerilogHDL 記述です .

ALU は TINYCPU と同じです .

	言語	説明
<u>各種定数定義</u>	Verilog HDL	TINYCPU-F で用いる各種定数の定義
<u>算術論理演算回路</u>	Verilog HDL	TINYCPU-F の算術論理演算回路 (A L U)
<u>ステートマシン</u>	Verilog HDL	TINYCPU-F の状態制御に用いる
<u>スタック</u>	Verilog HDL	TINYCPU-F のスタックに用いる
<u>メモリ</u>	Verilog HDL	TINYCPU-F のメモリ (デュアルポートブロック RAM)
<u>TINYCPU-F</u>	Verilog HDL	TINYCPU-F の本体